S2 1 PN=JP 03228324 ?t s2/5

10/549900 JC17 Rec'd PCT/PTO 20 SEP 2005

2/5/1

DIALOG(R) File 351: Derwent WPI

(c) 2005 Thomson Derwent. All rts. reserv.

008838934 **Image available**
WPI Acc No: 1991-342950/*199147*

XRAM Acc No: C91-147877 XRPX Acc No: N91-262387

Growth of polysilicon thin film for mfg. solar cell - includes growing 2nd polysilicon film after recrystallising 1st film and removing

insulator film NoAbstract Dwg 1,2/6

Patent Assignee: MITSUBISHI DENKI KK (MITQ)
Number of Countries: 001 Number of Patents: 001

Patent Family:

Patent No Kind Date Applicat No Kind Date Week
JP 3228324 A . 19911009 JP 9024608 A 19900202 199147 B

Priority Applications (No Type Date): JP 9024608 A 19900202 Title Terms: GROWTH; POLY; SILICON; THIN; FILM; MANUFACTURE; SOLAR; CELL; GROW; POLY; SILICON; FILM; AFTER; RECRYSTALLISATION; FILM; REMOVE;

INSULATE; FILM; NOABSTRACT

Derwent Class: L03; U11; U12; X15

International Patent Class (Additional): H01L-021/20; H01L-031/04

File Segment: CPI; EPI

?

19日本国特許庁(JP)

⑩特許出願公開

◎ 公 開 特 許 公 報 (A) 平3-228324

@Int. Cl. 5

識別記号

庁内整理番号

四公開 平成3年(1991)10月9日

H 01 L 21/208 21/20 31/04

Z 7630-5F 7739-5F

7522-5F H 01 L 31/04

Х

審査請求 未請求 請求項の数 1 (全5頁)

砂発明の名称 多結晶 S i 薄膜の成長方法

②特 願 平2-24608

②出 願 平2(1990)2月2日

@発明者石原

隆 兵庫県伊丹市瑞原4丁目1番地 三菱電機株式会社光・マ

イクロ波デバイス研究所内

@発明者 相質 正夫

兵庫県伊丹市瑞原4丁目1番地 三菱電機株式会社光・マ

イクロ波デパイス研究所内

勿出 願 人 三菱電機株式会社

東京都千代田区丸の内2丁目2番3号

四代 理 人 弁理士 大岩 増雄

外2名

明和普

1. 発明の名称

多結晶Si薄膜の成長方法

2. 特許請求の範囲

Si基板上に第1の絶縁膜、第1の多結晶Si 存膜および第2の絶縁膜を順次形成し、前記第2 の絶縁膜側から入射させる熱エネルギーにより前記第1の多結晶Si薄膜を再結晶化した後、前記 第2の絶縁膜を除去し、前記再結晶化した第1の 多結晶Si薄膜を下地としてこの上に第2の多結 晶Si薄膜を所望の厚さまで結晶成長させること を特徴とする多結晶Si薄膜の成長方法。

3. 発明の詳細な説明

(産業上の利用分野)

この発明は、絶縁膜上に数十μm以上の膜厚の平滑で、かつ大きな粒径を持つ多結晶 S i 稼膜を形成する方法に係るものであり、特に稼膜多結晶 S i 太陽電池の製造方法に関するものである。

〔従来の技術〕

従来の絶縁膜上への多結晶Si彦膜の成長は、

例えば第5図に示すような方法が用いられている。すなわち、第5図において、6はSi基板、2はこのSi基板6上に形成された第1の絶縁膜、3はこの第1の絶縁膜2上に形成された多結晶Si薄膜、4はこの多結晶Si薄膜3上に形成された第2の絶縁膜4関より照射する熱エネルギーで集光されたテンプアニール光である。

次に製造方法について説明する。

S i 基板 6 上に、 C V D 法により第 1 の絶縁膜 2. 多結晶 S i 薄膜 3 , 第 2 の絶縁膜 4 を 順次形成し、その後、第 2 の絶縁膜 4 側より、 ランプアニール光 5 を照射することにより、 多結晶 S i 存膜 3 を再結晶化する。

この場合の多結晶 S i 薄膜 3 は C V D 法により 作製するため、1回の工程で形成できる膜厚は装置の制約上10μm程度であり、また、成膜速度 も遅いため、数十μm以上の膜厚を得るには、多 大な時間がかかっていた。さらに、膜厚を厚くすれば、再結晶化工程で膜が均一に再結晶化された くくなるという欠点があった。

一方、例えば Japanece Jaurnal of Applied Physics Vol.28 No.3 March 1988の p440 ~p445 に開示されている、第6図に示す製造方法を用いることも行われている。

すなわち、第6図において、9は単結晶Si基板、7は部分的に除去されたSiO。膜、8はこのSiO。膜7上に形成された多結晶Si薄膜である。

単結晶Si基板9上に部分的に除去されたSiOz膜7を形成し、この後に被相成長を行うことにより、SiOz膜7が選択的に除去された単結晶Si基板9の露出部を核としてSiOz膜7上にまで横に拡がる、いわゆるラテラル成長を行わせることにより、多結晶Si薄膜8が形成できる。

しかしながら、上記製造方法においては、単結 品Si基板9は面方位が(1111)である必要が あり、それ以外の面方位の単結品Si、多結品 Si、金属級Siなどの基板上には、平坦な膜を

エネルギーを与え前配第1の多結晶S 1 薄膜を再結晶化した後、前記第2の絶縁膜を除去し、再結晶化した前記第1の多結晶S 1 薄膜を下地として、この上に第2の多結晶S 1 薄膜を成長するものである。

(作用)

この発明においては、第1の多結晶Si 神膜を第2の絶縁膜を介して熱エネルギーを与えて再結晶化し、その後、この再結晶化した第1の多結晶Si 神膜を所望の厚に形成するので、絶縁膜上に数十μm以上の膜厚の平滑で粒径の大きな多結晶Si 神膜を短時間で形成することができる。

(実施例)

以下、この発明の実施例について説明する。

第1回、第2回はこの発明の多結晶 S i 辞牒の成長方法の一実施例を説明する図である。

第1図において、1は金属級Si基板、2は第 1の絶縁膜で、例えばSiOz 膜が用いられる。 3は0、5~5μm程度の多結晶Si存膜(ここ 形成することができないという欠点がある。 さらに、上記の例の場合、 SiO2 膜7に部分的に除去された Siの露出部を形成することが要求され、これが無い全面 SiO2 膜7上には、平滑な多結晶 Si 薄膜 B の形成は不可能であった。

(発明が解決しようとする課題)

上記のような従来の多結晶Si薄膜の成長方法にあっては、数十μm以上の膜厚の平滑で粒径の大きな多結晶Si薄膜が任意のSi基板上に形成した絶縁膜上には短時間に形成できないという問題点があった。

この発明は、かかる問題点を解決するためになされたもので、絶縁膜上に数十μm以上の膜厚の平滑で粒径の大きな多結晶Si薄膜を短時間で得ることを目的としている。

(課題を解決するための手段)

この発明に係る多結晶Si薄膜の成長方法は、 Si基板上に形成した第1の絶縁膜上に、第1の 多結晶Si薄膜を形成し、さらにその上に第2の 絶縁膜を形成した後、前記第2の絶縁膜側から熱

では第1の多結晶 S i 神順という)、4 は第2の 絶縁膜であり、例えば S i O z 膜と S i N 膜の 2 圏構造の膜が用いられる。5 はこの第2の絶縁膜 4 側より照射する集光されたランプアニール光 で、その熱エネルギー源としては、例えば赤外線 ランプヒータあるいはカーボンヒータ等が用いら れる。また、第2図で、11は液相成長により第 1 の多結晶 S i 薄膜 3 上に形成された第2の多結 品S i 薄膜である。

次に、成長方法について説明する。

金属級Si基板1上にCVD法により第1の純緑膜2、0、5~5μm程度の膜厚の第1の多結晶Si得膜3。第2の絶緑膜4を順次形成する。次いで、ランプアニール光5により、第2の絶縁膜4を介して第1の多結晶Si存膜3を再結晶化する。この時、再結晶化した第1の多結晶Si存膜3は、表面が(100)面が支配的になるということが、Journal of Material Research 3(6)。NoV/DEC 1988の p1232~1237において報告されている。

これによって、(100)に面方位が比較的揃った平坦な、かつ粒径の大きな第1の多結晶Si 稼順3が得られることになる。

次に、第2の絶縁膜4をエッチング除去し、再結晶化した第1の多結晶Si薄膜3を露出させ、この上にSnを溶媒とした液相成長法により数十μm以上の第2の多結晶Si薄膜11を形成する。

以上により、金属級Si基板1上に形成した第 1の絶縁膜2上に厚さ数十μm以上の平坦で粒径の大きな多結晶Si薄膜が形成されることになる。

第3回、第4回はこの発明による他の実施例を「 説明する断面図である。

第3回、第4回において、第1回、第2回と同一符号は同じものを示し、21は前記第1の絶疑 腹2に部分的に関けられたスルーホールである。

次に、成長方法について説明する。

金属級Si基板1上にCVD法により第1の絶 経膜2を形成する。第1の絶縁膜2の形成後、下

太陽電池の有力候補である非晶質Si/薄膜多結晶Si積層型太陽電池の薄膜多結晶Siセルに応用できるものであり、特に第1図。第2図の実施例のような基板とのコンタクトの無い薄膜多結晶Siは、周一基板上で太陽電池セルの直列接続を行う必要のある集積型太陽電池の製造方法として極めて有効なものである。

また、上記各実施例では、液相成長に用いる部

地の金属級Si基板1と後工程で形成する第1の 多結晶Si薄膜3とのコンタクトが取れるように スルーホール21を第1の絶縁膜2に形成する。

その後、第1の多結晶 S i 存膜 3 を S i H 。の 熱分解によって形成し、さらに第2の絶縁膜 4 を 成膜する。次に、ランプアニール光 5 を第2の絶 縁膜 4 側より照射し、第1の多結晶 S i 存膜 3 を 再結晶化させる。この時、第1図。第2図の実施 例で記したように、再結晶化膜は(100)面が 支配的となるように成長する。

次に、第2の絶縁膜4をエッチング除去し、再結晶化した第1の多結晶Si薄膜3を露出させ、この上にSnを溶媒とした液相成長法により数十μm以上の第2の多結晶Si薄膜11を形成する。

以上のようにして、下地の金属級Si基板1と電気的に接続された平坦で、かつ粒径の大きな多結品Si薄膜が形成されることになる。

上記各実施例により形成された第1. 第2の多結晶Si 篠膜3 および11は、低コスト・高効率

媒としてSnを用いるものを示したが、Snの代わりにAlもしくはGaを溶媒として用いても同様に多結晶Si 篠膜を形成できる。

(発明の効果)

以上説明したように、この発明は、Si基板上に第1の絶縁膜、第1の多結晶Si薄膜および第2の絶縁膜を順次形成し、前記第2の絶縁膜側から入射する熱エネルギーにより前記第1の多結器の多結器を再結晶化した第1の多結晶Si薄膜を再結晶化した第1の多結晶Si薄膜を形成で第2の多結晶Si薄膜を形成できるので、2、7 薄膜多結晶であるは低質Si積層型セルの薄膜多結晶Si積層型セルの薄膜多結晶Si積層型セルの薄膜多結晶Si積層型セルの薄膜多結晶Si積層型セルの薄膜多結晶Si

4. 図面の簡単な説明

第1図および第2図はこの発明の一実施例による多結晶Si 存膜の形成方法を示す断面図、第3図および第4図はこの発明の他の実施例による多

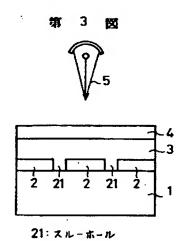
結晶Si 存膜の形成方法を示す断面図、第5図および第6図は従来の多結晶Si 存膜の形成方法を示す断面図である。

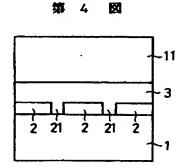
図において、1 は金属数 S i 基板、 2 は第 1 の 絶縁膜、 3 は第 1 の多結晶 S i 存膜、 4 は第 2 の 絶縁膜、 5 はランプアニール光、 1 1 は第 2 の多 結晶 S i 存膜、 2 1 はスルーホールである。

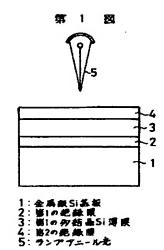
なお、各図中の同一符号は、同一または相当部分を示す。

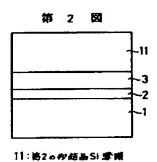
代理人 大 岩 増 雄

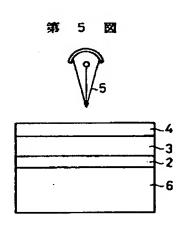
(外2名)

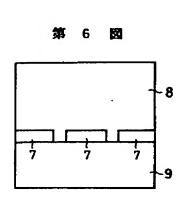












特開平3-228324 (5)

手 統 補 正 畬 (自発)

3 3 5 平成 年 月 E

特許庁長官殿

平 1.事件の表示 特顯昭2-24608号

2. 発明の名称 多輪晶 S i 薄膜の成長方法

3. 補正をする者

事件との関係 特許出願人

住 所

東京都千代田区丸の内二丁目2番3号

夕 称

(601) 三菱電機株式会社 代表者 志 岐 守 哉

4.代 理 人

住 所

東京都千代田区丸の内二丁目2番3号

三菱電機株式会社内

氏名 (7375) 弁理士 大岩 增雄

(迷稿集の(213)3421特許部)

(連絡先 05(5213)3421待許部)





5.補正の対象

明細書の発明の詳細な説明の概

6. 補正の内容

明細書の第3頁2行の「Japanece Jaurnal」を、

「Japanese Journal」と袖正する。

E E

【公報種別】特許法第17条の2の規定による補正の掲載 【部門区分】第7部門第2区分

【発行日】平成6年(1994)5月13日

【公開番号】特開平3-228324

【公開日】平成3年(1991)10月9日

【年通号数】公開特許公報3-2284

【出願番号】特願平2-24608

【国際特許分類第5版】

H01L 21/208

Z 9277-4M

21/20

9171-4M

31/04

[FI]

H01L 31/04

X 7376-4M

手 続 補 正 書 (自発) _{平成} 5 _年 7 _月2 6 _日

特許庁長官段

1. 事件の表示 平成2年特許願第24608号

2. 発明の名称 多結晶 S i 薄膜の成長方法

3. 補正をする者

事件との関係 特許出願人

名称 (601) 三菱電機株式会社

4.代理人

住所 東京都千代田区丸の内二丁目2番3号

三菱電機株式会社内

氏名 (8217) 弁理士 高 田 守

(連絡先03(3213)3421知的財産権本部)

5. 補正により増加する請求項の数



6. 補正の対象

明細書の特許請求の範囲の欄および発明の詳細な説明の概

7. 補正の内容

- (1) 明細書の特許請求の範囲を別紙のように捕
 正する。
- (2) 明細鸖の第4頁5行と6行の間に下記を挿入する。

また、レーザアニールにより単結晶を得る方法

として、特開平1~297814号公報に被体層を薄膜上に形成し、さらにガラスをその上に配置してレーザ照射により再結晶化した後、この上に半導体層を成長する方法が示されているが、液体を用いることは、その性質上取り扱いが難しく、また、半導体にとって致命的な不純物汚染の問題もあり、高品質な薄膜を得ることは困難であった。」

- (3) 同じく第5頁19行の「例えばSiO』膜 が用いられる。」を、「例えばCVDにより形成 したSiO』膜である。」と補正する。
- (4) 同じく第6頁4行の「照射する集光された ランプアニール光」を、「照射し、試料上を1回 の走査で溶融再結晶化できるよう線状に集光され たランプアニール光」と補正する。
- (5) 同じく第6頁7行の「11は液相成長」 を、「11は例えば液相成長」と補正する。
- (6) 同じく第9頁19行の「言うまでもない。」の次に下記を加える。
- 「 一方、熱エネルギー源として本実施例では集

2. 特許請求の範囲

【請求項1】

Si基板上に第1の絶縁膜、第1の多結晶Si 薄膜および第2の絶縁膜を順次形成し、前記第2 の絶縁膜側から入射させる熱エネルギーにより前 記第1の多結晶Si薄膜を<u>帯域溶験</u>再結晶化した 後、前記第2の絶縁膜を除去し、前記再結晶化した た第1の多結晶Si薄膜を下地としてこの上に第 2の多結晶Si薄膜を所望の厚さまで結晶成長さ せることを特徴とする多結晶Si薄膜の成長方 法。

【請求項2】

第2の多結晶Si薄膜は、CVDあるいは液相成長により第1の多結晶Si薄膜上に結晶成長することを特徴とする請求項1に記載の多結晶薄膜の成長方法。

光されたランプアニール光を用いたが、試料上を 1回の走査で溶融再結晶化できるヒータ、例えば 線状のカーポンヒータ、タレグステンヒータでも 同様の効果を奏する。」

(7)同じく第10頁3行の「··· 形成できる。」の 後に、下記を加える。

- 「 さらに、本実施例では被相成長により第2の 多結晶Si 薄膜を形成したが、CVDにより同様 の成膜が出来ることは言うまでもない。」
- (8) 同じく第10頁8~9行の「熱エネルギーにより……再結晶化した後、」を、「線状の熱エネルギーにより前記第1の多結晶Si薄膜を帯域溶融再結晶化した後、」と補正する。

以上